

Corso di Architettura degli Elaboratori  
Modulo di Assembly

# INTRODUZIONE

Bruno Iafelice

Università di Bologna

*iafelice at cs(dot)unibo(dot)it*

# Risorse/Materiale didattico

- <http://iafelice.web.cs.unibo.it>
  - Queste dispense
  - Testo appelli di esame precedenti
  - Link a risorse utili
- Libro: “Architettura dei calcolatori”,  
A.S.Tanenbaum, 2006
- WEB

# Contatti, Ricevimento

- Contatti: **iafelice@cs.unibo.it**
- Ricevimento/Domande: **durante/dopo la lezione**

# Esame

- Consiste in un progetto e nella sua discussione con domande di teoria
- <http://iafelice.web.cs.unibo.it>
  - Testi appelli precedenti
  - Pubblicazione testo esame
  - Date di consegna progetto e discussione orale
  - Modulo per la consegna on-line del progetto

- Scritto

- Lavoro di gruppo
- Gruppo: min 2 max 3 persone
- Compito organizzato in quesiti
- Assemblatore: descritto nel libro del Tanenbaum

- Orale

- di Gruppo
- Si commenta il progetto
- Domande pratiche e teoriche

- **Date**

- Lancio:

- circa Giugno 2010 - ON-LINE**

- Consegna:

- circa 1 mese dopo il lancio - ON-LINE**

- Orali:

- 2-3 settimane dopo la consegna**

# Agenda delle Lezioni

Ven 7/Mag 2010 10:30-13:30 (3ore) - Aula Cremona

Lun 10/Mag 2010 15:30-17:30 (2ore) - Aula Cremona

Ven 14/Mag 2010 10:30-13:30 (3ore) – Aula Cremona

## **Argomenti:**

- Concetti di base sui microprocessori, Assemblatore
- Architettura Intel 8088; ALU, Registri, Memoria/IO;
- Indirizzamento memorie/IO; Istruzioni trasferimento, logico, aritmetiche; Cicli; Salti
- Modelli di memoria; Chiamate a sottoprocedure; Protocollo chiamante/chiamato; Chiamate di sistema